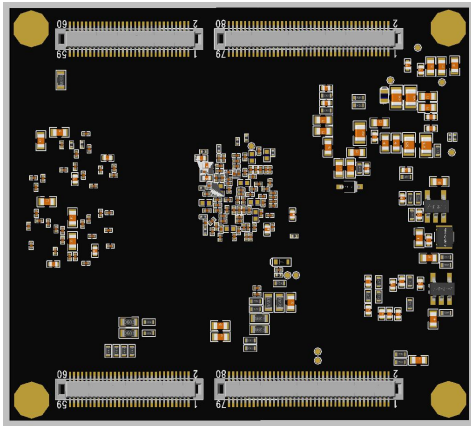
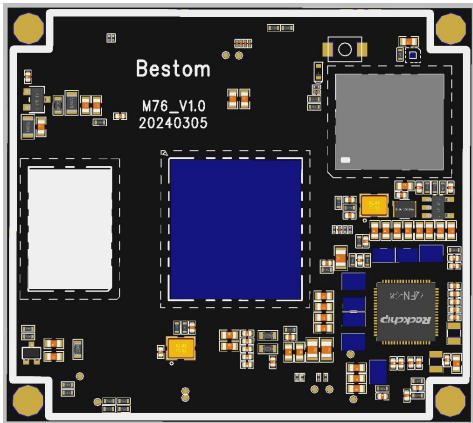


文件编号.	类型	版本号	发布日期	秘密级别	
BST20240307	Datasheet	V1.0	2024-03-07	public	

64 位商业级核心板

M76

V1.0



版本	更新日期	更新内容
V1.0	2024-03-07	初版发行
V1.1	2025-03-27	修改公司 logo

目录

1. 产品简介	4
2. 规格	6
3. 接口定义	8
4. 系统软件	18
5. 应用	19
6. 联系我们	20

公司简介

深圳市百斯通电子有限公司成立于 2008 年，专注于智能手机的研发和生产。专注于智能终端设备、智能家居等产品的研发。终端设备、智能家居等产品的研发。以 "智能 "为核心，形成了针对不同行业、不同规模、不同应用领域，如政府、企业、媒体等不同应用领域。系列产品和有针对性的解决方案，是中国最具影响力的智能技术提供商。



"创新，将新技术转化为生产力 "是百斯通的核心竞争力。深圳市百斯通电子有限公司凭借对软件和互联网行业的深刻理解，将软件技术与互联网应用相结合，结合行业领先的产品理念和丰富的产品开发经验，为用户提供简单、方便、安全、实用的产品。协同应用软件产品和解决方案帮助客户实现低成本、低风险、快速启动、高效率的信息化目标。亲切、开放、严谨的企业文化和科学规范的管理，汇聚了一大批优秀人才。深圳市百斯通电子有限公司拥有一支由优秀职业经理人组成的管理团队和一支由资深 IT 专家组成的技术团队。在产品研发、推广、维护等方面默契配合，深刻理解 "以客户为中心 "的含义，将 "服务 "贯穿于公司经营管理的每一个细节，赢得了客户的广泛信任和支持。

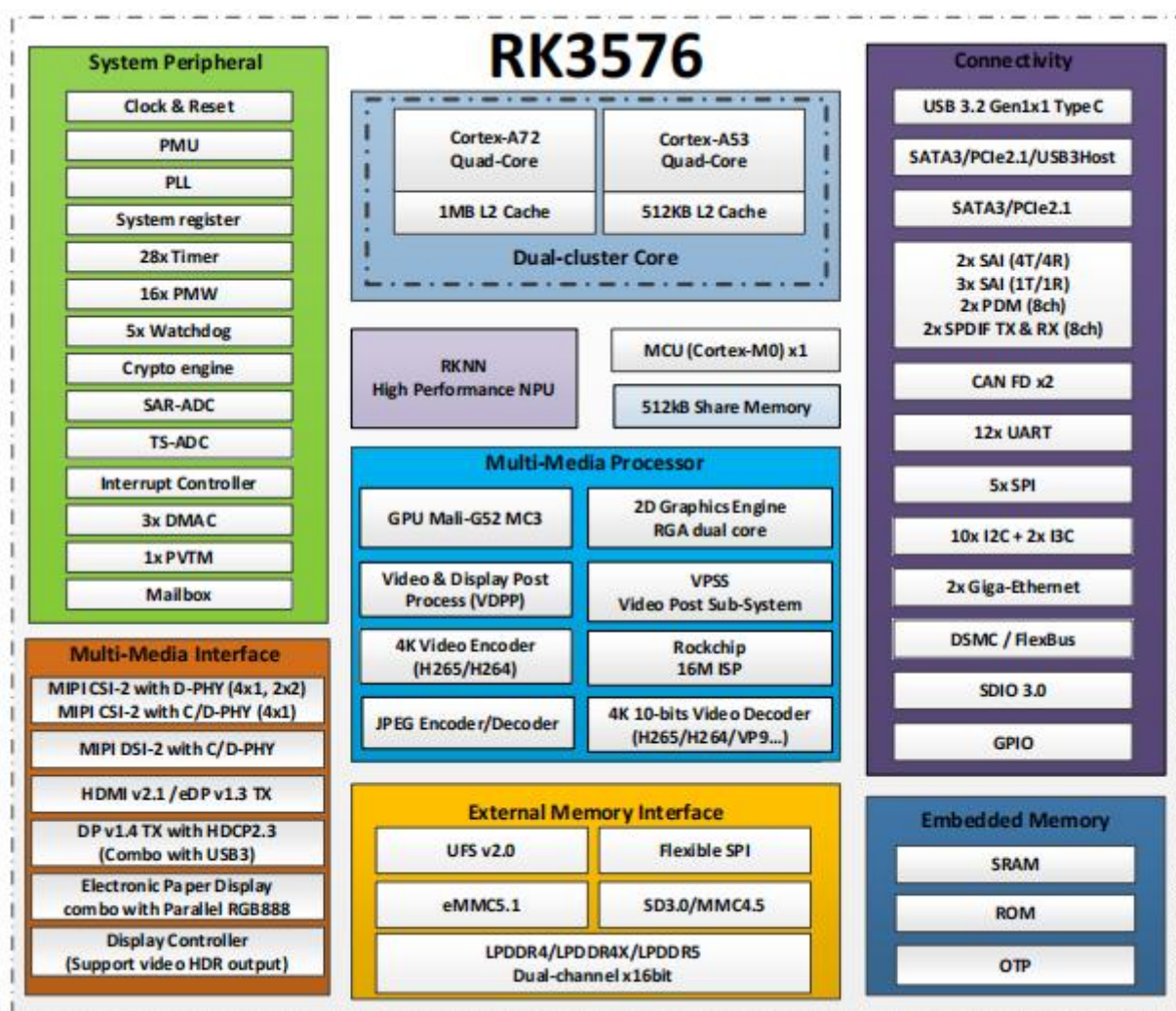
"创造更美好 "是百斯通团队的理念。我们希望通过百斯通优质的技术服务，让各种科技产品的研发变得更加高效、简单，让创意产品更加顺畅地融入生活。

1. 产品简介

1.1 概述

M76 是基于 RK3576 设计的核心板。RK3576 是一款低功耗，高性能的处理器，适用于基于 ARM 的 PC 和边缘计算设备，个人移动互联网设备和其他数字多媒体应用，集成了四核 Cortex-A72 和四核 Cortex-A53 和单独的 NEON 协处理器。

RK3576 引入了新一代 1600 万像素的 ISP(图像信号处理器)。它实现了许多算法加速器，如 HDR、3A、CAC、3DNR、2DNR、Sharpening、Dehaze、Enhance、Debayer、小角度镜头畸变校正等。



1.2 集成处理器 - GPU、VPU、NPU

嵌入式 3D GPU 使 RK3576 完全兼容 OpenGL ES 1.1, 2.0 和 3.2, OpenCL up to 2.0 和 Vulkan 1.1。专用 2D 硬件引擎与 MMU 将最大限度地提高显示性能, 并提供非常平稳的操作。

RK3576 视频解码器支持 H.264, H.265, VP9, AV1 和 AVS2 等, 最高可达 8K@30fps 或 4K@120fps, 视频编码器支持 H.264 和 H.265 最高可达 4K@60fps, 高质量 JPEG 编/解码器支持最高可达 4K@30fps。

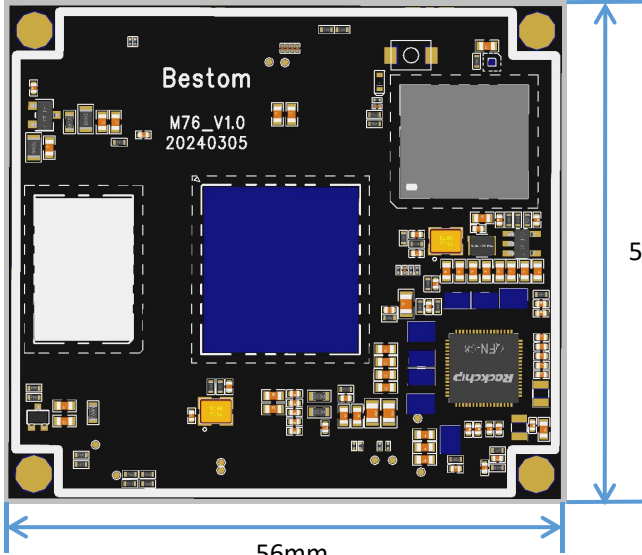
内置 NPU 支持 INT4/INT8/INT16/FP16/BF16/TF32 混合操作。此外, 凭借其强大的兼容性, 基于 TensorFlow/MXNet/PyTorch/Caffe 等一系列框架的网络模型可以很容易地转换。

1.3 高性能外部存储器接口

RK3576 支持高性能双通道外部存储器接口(LPDDR4/LPDDR4X/LPDDR5), 能够维持苛刻的存储器带宽, 还提供了一套完整的外设接口, 以支持非常灵活的应用。

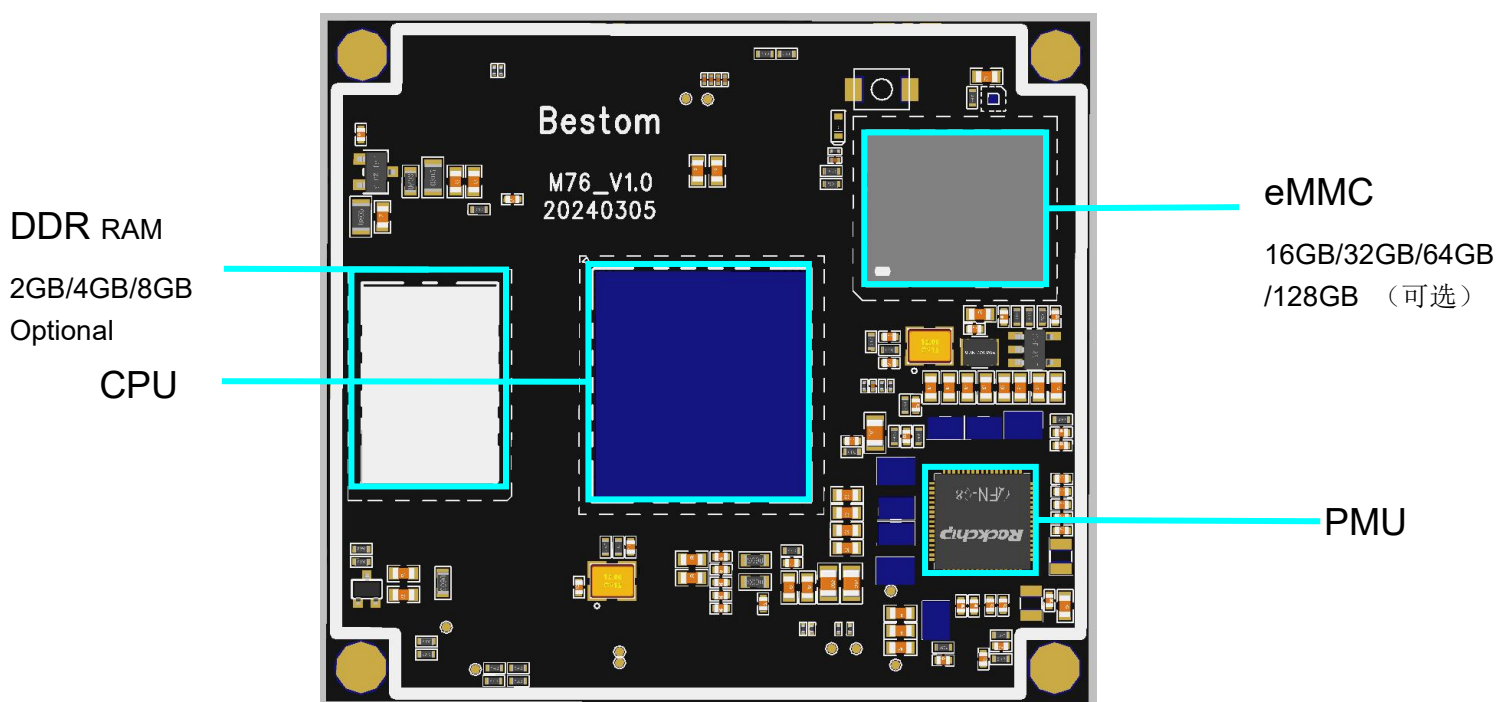
2. 规格

参数	
主芯片	Rockchip RK3576
处理器	四核 Cortex-A72 和四核 Cortex-A53
GPU	ARM Mail G52 MC3 GPU Support OpenGL ES 1.1, 2.0, and 3.2Vulkan 1.1OpenCL 2.0 Full Profile AFBC (ARM Frame Buffer Compression)
NPU	6Tops@INT8 performance 支持双核，支持双核协同工作，也可以独立工作。 支持深度学习框架: TensorFlow, Caffe, Tflite, Pytorch, Onnx NN, Android NN, etc.
VPU	支持 H.265 和 H.264 的双视频编码器。 支持 4K@60fps。 支持多流编码 支持 H.264、H.265、VP9、AV1、AVS2 视频解码器 支持 MMU 支持并行多流解码
RAM	2GB/ 4GB/ 8GB LPDDR4 32Bit bandwidth, which supports the full-link ECC
Storage	16GB/32GB/64GB/128GB eMMC.
硬件功能	
SD card	Support 1 x Micro SD Card3.0
Wireless Network	Support PCIe WIFI+ UART/PCM BT
Ethernet	Support 2 x 10/100/1000M Ethernet
USB	Support 1 x USB TYPEC +1x USB3.2 Gen1x1 HOST1
Camera	Support 1 x 4Lanes MIPI DCPHY RX Camera(Need Ext Board) Support 2 x 4Lanes or 4 x 2Lanes MIPI DPHY RX Camera(Need Ext Board)
ADC	Support 7x SARADC+1 x SARADC only for boot
Display	Support 1 x 4Lanes MIPI DSI TX with Touch Connector Support 1 x HDMI2.1 TX (Up to 4Kx2K@120Hz)
LED	Support 3 x LED

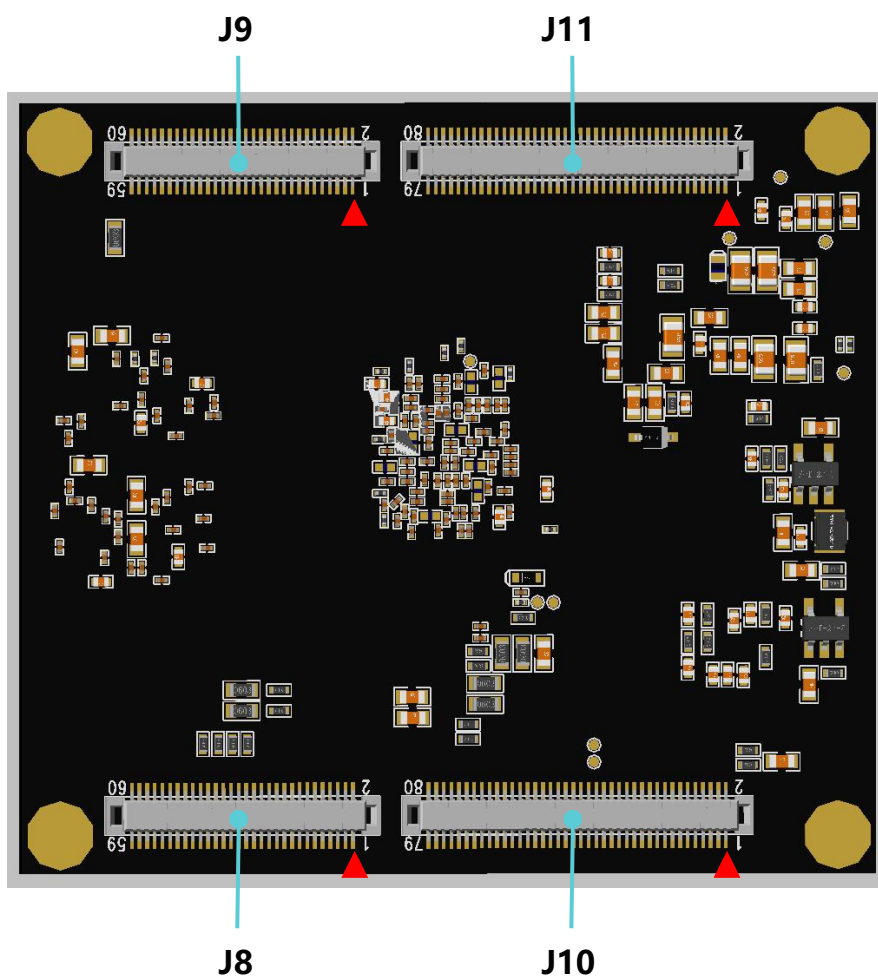
Audio	Support 1 x Headphone +2x SPK+1x Analog MIC Support 1 x Array MIC Connector(Ext PDM MicArray Board)
Other	Support 1 x PCIe Slot (Option) Support 1 x IR Receiver Support 1 x G-Sensor Support Array Key(MENU,VOL+,VOL-,ESC) Support 1 x Debug UART to USB connector and 1 x JTAG Connector Support 1 x CAN(Optional)
系统软件	
OS	Android
外观参数	
尺寸图	
尺寸	56mm*50mm
温度	工作温度：0℃ ~ 80℃ 储存温度：-40℃~125℃ 储存湿度 y :10% ~ 80 %
PCB 层数	8 层板设计

3. 接口定义

M76 核心板引出芯片的所有引脚，数据传输和扩展性能最大化。浸金工艺引脚耐腐蚀，牢固可靠。



Picture 3-1 N76 Top



Picture 3-2 M76 Bottom

Note: ▲ for 1 pin.

J8 60PIN

PIN	Core board pin definition	IO Power domain	Pin Name
1	GMAC1_TXD0_M0		GMAC1_TXD0_M0
2	GMAC0_RXCLK_M0		GMAC0_RXCLK_M0
3	GMAC1_TXD1_M0		GMAC1_TXD1_M0
4	GMAC0_RXCLK_M0		GMAC0_RXCLK_M0
5	GMAC1_TXD2_M0		GMAC1_TXD2_M0
6	GMAC0_RXD3_M0		GMAC0_RXD3_M0
7	GMAC1_TXD3_M0		GMAC1_TXD3_M0
8	GMAC0_RXD1_M0		GMAC0_RXD1_M0
9	GMAC1_TXCTL_M0		GMAC1_TXCTL_M0
10	GMAC0_RXD0_M0		GMAC0_RXD0_M0
11	GMAC1_TXCLK_M0		GMAC1_TXCLK_M0
12	GMAC0_RXCTL_M0		GMAC0_RXCTL_M0
13	GMAC1_RXCTL_M0		GMAC1_RXCTL_M0
14	GMAC0_TXCLK_M0		GMAC0_TXCLK_M0
15	GMAC1_RXD0_M0		GMAC1_RXD0_M0
16	GMAC0_TXD3_M0		GMAC0_TXD3_M0
17	GMAC1_RXD1_M0		GMAC1_RXD1_M0
18	GMAC0_TXD2_M0		GMAC0_TXD2_M0
19	GMAC1_RXD2_M0		GMAC1_RXD2_M0
20	GMAC0_TXD1_M0		GMAC0_TXD1_M0
21	GMAC1_RXD3_M0		GMAC1_RXD3_M0
22	GMAC0_TXD0_M0		GMAC0_TXD0_M0
23	GMAC1_RXCLK_M0		GMAC1_RXCLK_M0
24	GMAC0_TXCTL_M0		GMAC0_TXCTL_M0
25	ETH_CLK1_25M_OUT_M0		ETH_CLK1_25M_OUT_M0
26	ETH_CLK0_25M_OUT_M0		ETH_CLK0_25M_OUT_M0
27	GMAC1_MDC_M0		GMAC1_MDC_M0
28	GMAC0_MCLKINOUT_M0		GMAC0_MCLKINOUT_M0
29	GMAC1_MDIO_M0		GMAC1_MDIO_M0
30	GMAC0_MDC_M0		GMAC0_MDC_M0
31	GND		GND
32	GMAC0_MDIO_M0		GMAC0_MDIO_M0
33	GMAC1_MCLKINOUT_M0		GMAC1_MCLKINOUT_M0
34	I2C4_SDA_M3_MIPI_CSI0		I2C4_SDA_M3_MIPI_CSI0
35	GND		GND
36	I2C4_SCL_M3_MIPI_CSI0		I2C4_SCL_M3_MIPI_CSI0
37	I2C3_SDA_M0_AUDIO		I2C3_SDA_M0_AUDIO
38	I2C5_SDA_M3_MIPI_CSI1		I2C5_SDA_M3_MIPI_CSI1

39	I2C3_SCL_M0_AUDIO		I2C3_SCL_M0_AUDIO
40	I2C5_SCL_M3_MIPI_CSI1		I2C5_SCL_M3_MIPI_CSI1
41	SAI1_MCLK_M0		SAI1_MCLK_M0
42	MIPI_DPHY_CSI1_PDN_H		MIPI_DPHY_CSI1_PDN_H
43	SAI1_SCLK_M0		SAI1_SCLK_M0
44	MIPI_DPHY_CSI3/4_PWREN_H		MIPI_DPHY_CSI3/4_PWREN_H
45	PDM1_SDI3_M1_LOOPBACK		PDM1_SDI3_M1_LOOPBACK
46	MIPI_DPHY_CSI0_PWREN_H		MIPI_DPHY_CSI0_PWREN_H
47	SAI1_LRCK_M0		SAI1_LRCK_M0
48	MIPI_DPHY_CSI0_PDN_H		MIPI_DPHY_CSI0_PDN_H
49	PDM1_CLK0_M1_LOOPBACK		PDM1_CLK0_M1_LOOPBACK
50	MIPI_DPHY_CSI3_CAM_CLKOUT		MIPI_DPHY_CSI3_CAM_CLKOUT
51	PDM1_CLK1_M1		PDM1_CLK1_M1
52	MIPI_DPHY_CSI1_CAM_CLKOUT		MIPI_DPHY_CSI1_CAM_CLKOUT
53	PDM1_SDI2_M1		PDM1_SDI2_M1
54	MIPI_DPHY_CSI0_CAM_CLKOUT		MIPI_DPHY_CSI0_CAM_CLKOUT
55	PDM1_SDI1_M1		PDM1_SDI1_M1
56	HP_CTL_H		HP_CTL_H
57	SAI1_SDO0_M0		SAI1_SDO0_M0
58	MIPI_DPHY_CSI3_PDN_H		MIPI_DPHY_CSI3_PDN_H
59	SAI1_SDI0_M0		SAI1_SDI0_M0
60	PCIE1_PWREN_H		PCIE1_PWREN_H

J9 60PIN

PIN	Core board pin definition	IO Power domain	Pin Name
1	GND		GND
2	GND		GND
3	MIPI_DPHY_DSI_TX_D2N		MIPI_DPHY_DSI_TX_D2N
4	USB2_OTG0_DM		USB2_OTG0_DM
5	MIPI_DPHY_DSI_TX_D2P		MIPI_DPHY_DSI_TX_D2P
6	USB2_OTG0_DP		USB2_OTG0_DP
7	MIPI_DPHY_DSI_TX_D1N		MIPI_DPHY_DSI_TX_D1N
8	GND		GND
9	MIPI_DPHY_DSI_TX_D1P		MIPI_DPHY_DSI_TX_D1P
10	USB3_OTG0_SSRX2N/DP_TX_D2N		USB3_OTG0_SSRX2N/DP_TX_D2N
11	MIPI_DPHY_DSI_TX_CLKN		MIPI_DPHY_DSI_TX_CLKN
12	USB3_OTG0_SSRX2P/DP_TX_D2P		USB3_OTG0_SSRX2P/DP_TX_D2P
13	MIPI_DPHY_DSI_TX_CLKP		MIPI_DPHY_DSI_TX_CLKP
14	USB3_OTG0_SSTX2N/DP_TX_D3N		USB3_OTG0_SSTX2N/DP_TX_D3N
15	MIPI_DPHY_DSI_TX_D0N		MIPI_DPHY_DSI_TX_D0N

16	USB3_OTG0_SSTX2P/DP_TX_D3P		USB3_OTG0_SSTX2P/DP_TX_D3P
17	MIPI_DPHY_DSI_TX_D0P		MIPI_DPHY_DSI_TX_D0P
18	GND		GND
19	MIPI_DPHY_DSI_TX_D3N		MIPI_DPHY_DSI_TX_D3N
20	USB3_OTG0_SSRX1N/DP_TX_D0N		USB3_OTG0_SSRX1N/DP_TX_D0N
21	MIPI_DPHY_DSI_TX_D3P		MIPI_DPHY_DSI_TX_D3P
22	USB3_OTG0_SSRX1P/DP_TX_D0P		USB3_OTG0_SSRX1P/DP_TX_D0P
23	GND		GND
24	USB3_OTG0_SSTX1N/DP_TX_D1N		USB3_OTG0_SSTX1N/DP_TX_D1N
25	USB2_HOST1_DP		USB2_HOST1_DP
26	USB3_OTG0_SSTX1P/DP_TX_D1P		USB3_OTG0_SSTX1P/DP_TX_D1P
27	USB2_HOST1_DM		USB2_HOST1_DM
28	GND		GND
29	GND		GND
30	DP_TX_AUXP		DP_TX_AUXP
31	UFS_TX_D0P		UFS_TX_D0P
32	DP_TX_AUXN		DP_TX_AUXN
33	UFS_TX_D0N		UFS_TX_D0N
34	GND		GND
35	UFS_TX_D1P		UFS_TX_D1P
36	USB2_OTG0_ID		USB2_OTG0_ID
37	UFS_TX_D1N		UFS_TX_D1N
38	USB2_OTG0_VBUSDET		USB2_OTG0_VBUSDET
39	UFS_RX_D0P		UFS_RX_D0P
40	HDMI_TX_CEC_M0		HDMI_TX_CEC_M0
41	UFS_RX_D0N		UFS_RX_D0N
42	PCIE1_PERSTN		PCIE1_PERSTN
43	UFS_RX_D1P		UFS_RX_D1P
44	HDMI_TX_SDA		HDMI_TX_SDA
45	UFS_RX_D1N		UFS_RX_D1N
46	HDMI_TX_SCL		HDMI_TX_SCL
47	GND		GND
48	HDMI_TX_HPDIN_M0		HDMI_TX_HPDIN_M0
49	UFS_RSTN		UFS_RSTN
50	PWM2_CH5_M1_FAN		PWM2_CH5_M1_FAN
51	UFS_REFCLK		UFS_REFCLK
52	IRC_AIN		IRC_AIN
53	VCC_3V3_S0	3.3V	VCC_3V3_S0
54	IRC_BIN		IRC_BIN
55	VCC_3V3_S0	3.3V	VCC_3V3_S0
56	VCCIO_SD_S0		VCCIO_SD_S0
57	VCCA_3V3_S0	3.3V	VCCA_3V3_S0

58	VBUS_VDC		VBUS_VDC
59	VCCA_3V3_S0	3.3V	VCCA_3V3_S0
60			

J10 80PIN

PIN	Core board pin definition	IO Power domain	Pin Name
1	GND		GND
2	GND		GND
3	MIPI_DPHY_CSI4_RX_CLKP		MIPI_DPHY_CSI4_RX_CLKP
4	PCIE1_REFCLKN		PCIE1_REFCLKN
5	MIPI_DPHY_CSI4_RX_CLKN		MIPI_DPHY_CSI4_RX_CLKN
6	PCIE1_REFCLKP		PCIE1_REFCLKP
7	MIPI_DPHY_CSI3_RX_CLKP		MIPI_DPHY_CSI3_RX_CLKP
8	GND		GND
9	MIPI_DPHY_CSI3_RX_CLKN		MIPI_DPHY_CSI3_RX_CLKN
10	PCIE1_RXN/USB3_HOST1_SSRXN		PCIE1_RXN/USB3_HOST1_SSRXN
11	MIPI_DPHY_CSI3_RX_D3P/MIPI_DPHY_CSI4_RX_D1P		MIPI_DPHY_CSI3_RX_D3P/MIPI_DPHY_CSI4_RX_D1P
12	PCIE1_RXP/USB3_HOST1_SSRXP		PCIE1_RXP/USB3_HOST1_SSRXP
13	MIPI_DPHY_CSI3_RX_D3N/MIPI_DPHY_CSI4_RX_D1N		MIPI_DPHY_CSI3_RX_D3N/MIPI_DPHY_CSI4_RX_D1N
14	PCIE1_TXN/USB3_HOST1_SSTXN		PCIE1_TXN/USB3_HOST1_SSTXN
15	MIPI_DPHY_CSI3_RX_D2P/MIPI_DPHY_CSI4_RX_D0P		MIPI_DPHY_CSI3_RX_D2P/MIPI_DPHY_CSI4_RX_D0P
16	PCIE1_TXP/USB3_HOST1_SSTXP		PCIE1_TXP/USB3_HOST1_SSTXP
17	MIPI_DPHY_CSI3_RX_D2N/MIPI_DPHY_CSI4_RX_D0N		MIPI_DPHY_CSI3_RX_D2N/MIPI_DPHY_CSI4_RX_D0N
18	GND		GND
19	MIPI_DPHY_CSI3_RX_D1P		MIPI_DPHY_CSI3_RX_D1P
20	PCIE0_SOC_REFCLKN		PCIE0_SOC_REFCLKN
21	MIPI_DPHY_CSI3_RX_D1N		MIPI_DPHY_CSI3_RX_D1N
22	PCIE0_SOC_REFCLKP		PCIE0_SOC_REFCLKP
23	MIPI_DPHY_CSI3_RX_D0P		MIPI_DPHY_CSI3_RX_D0P
24	GND		GND
25	MIPI_DPHY_CSI3_RX_D0N		MIPI_DPHY_CSI3_RX_D0N
26	PCIE0_SOC_RXN		PCIE0_SOC_RXN
27	GND		GND
28	PCIE0_SOC_RXP		PCIE0_SOC_RXP
29	SDMMC1_D0_M0		SDMMC1_D0_M0
30	PCIE0_SOC_TXN		PCIE0_SOC_TXN
31	SDMMC1_D1_M0		SDMMC1_D1_M0
32	PCIE0_SOC_TXP		PCIE0_SOC_TXP
33	SDMMC1_D2_M0		SDMMC1_D2_M0

34	GND		GND
35	SDMMC1_D3_M0		SDMMC1_D3_M0
36	HOST_WAKE_BT_H		HOST_WAKE_BT_H
37	SDMMC1_CMD_M0		SDMMC1_CMD_M0
38	SAI2_SDO_M0		SAI2_SDO_M0
39	GND		GND
40	SAI2_SCLK_M0		SAI2_SCLK_M0
41	SDMMC1_CLK_M0		SDMMC1_CLK_M0
42	SAI2_LRCK_M0		SAI2_LRCK_M0
43	GND		GND
44	SAI2_SDI_M0		SAI2_SDI_M0
45	WIFI_REG_ON_H		WIFI_REG_ON_H
46	GSENSOR_INT_L		GSENSOR_INT_L
47	BT_REG_ON_H		BT_REG_ON_H
48	UART4_RX_M1		UART4_RX_M1
49	TYPEC_DPTX_AUX_PUPDCTL1		TYPEC_DPTX_AUX_PUPDCTL1
50	UART4_TX_M1		UART4_TX_M1
51	MIPI_TE_M1_GPIO3_A2		MIPI_TE_M1_GPIO3_A2
52	UART4_RTSN_M1		UART4_RTSN_M1
53	I2C8_SDA_M2_MIPI_CSI3		I2C8_SDA_M2_MIPI_CSI3
54	UART4_CTSN_M1		UART4_CTSN_M1
55	I2C8_SCL_M2_MIPI_CSI3		I2C8_SCL_M2_MIPI_CSI3
56	GND		GND
57	GMAC1_RSTN		GMAC1_RSTN
58	SDMMC0_D1		SDMMC0_D1
59	TYPEC_DPTX_AUX_PUPDCTL2		TYPEC_DPTX_AUX_PUPDCTL2
60	SDMMC0_D0		SDMMC0_D0
61	SPK_CTL_H		SPK_CTL_H
62	SDMMC0_CLK		SDMMC0_CLK
63	PCIE0_PERSTN		PCIE0_PERSTN
64	SDMMC0_CMD		SDMMC0_CMD
65	HDMI_TX_ON_H		HDMI_TX_ON_H
66	SDMMC0_D3		SDMMC0_D3
67	SARADC_VIN4		SARADC_VIN4
68	SDMMC0_D2		SDMMC0_D2
69	SARADC_VIN5		SARADC_VIN5
70	GND		GND
71	SARADC_VIN6		SARADC_VIN6
72			
73	SARADC_VIN7_LCD_ID		SARADC_VIN7_LCD_ID
74	SARADC_VIN3_HP_HOOK		SARADC_VIN3_HP_HOOK
75	GMAC0_RSTN		GMAC0_RSTN

76	SARADC_VIN1_KEY/RECOVERY		SARADC_VIN1_KEY/RECOVERY
77	PCIE0_CLKREQN_M0		PCIE0_CLKREQN_M0
78	I2C7_SCL_M1_SENSOR		I2C7_SCL_M1_SENSOR
79	PCIE1_CLKREQN_M0		PCIE1_CLKREQN_M0
80	I2C7_SDA_M1_SENSOR		I2C7_SDA_M1_SENSOR

J11 80PIN

PIN	Core board pin definition	IO Power domain	Pin Name
1	VCC5V0_SYS_S5	5V	VCC5V0_SYS_S5
2	VCC5V0_SYS_S5	5V	VCC5V0_SYS_S5
3	VCC5V0_SYS_S5	5V	VCC5V0_SYS_S5
4	VCC5V0_SYS_S5	5V	VCC5V0_SYS_S5
5	VCC_3V3_S3	3.3V	VCC_3V3_S3
6	VCC5V0_SYS_S5	5V	VCC5V0_SYS_S5
7	VCC_3V3_S3	3.3V	VCC_3V3_S3
8	VCC5V0_SYS_S5	5V	VCC5V0_SYS_S5
9	VCC_1V8_S3	1.8V	VCC_1V8_S3
10	GND		GND
11	VCC_1V8_S3	1.8V	VCC_1V8_S3
12	GND		GND
13	VCC_1V8_S0	1.8V	VCC_1V8_S0
14	GND		GND
15	VCC_1V8_S0	1.8V	VCC_1V8_S0
16	GND		GND
17	PWRON_L		PWRON_L
18	UART0_RX_M0_DEBUG		UART0_RX_M0_DEBUG
19	PMIC_EXT_EN_OUT		PMIC_EXT_EN_OUT
20	UART0_TX_M0_DEBUG		UART0_TX_M0_DEBUG
21	RESET_L		RESET_L
22	USB_OTG0_PWREN_H		USB_OTG0_PWREN_H
23	BT_WAKE_HOST_H		BT_WAKE_HOST_H
24	USB3_HOST_PWREN_H		USB3_HOST_PWREN_H
25	PCIE0_WAKEN_M0		PCIE0_WAKEN_M0
26	SDMMC0_PWREN_H		SDMMC0_PWREN_H
27	WIFI_WAKE_HOST_H		WIFI_WAKE_HOST_H
28	PWM0_CH0_M0_IR		PWM0_CH0_M0_IR
29	GMAC1_INT/PMEB		GMAC1_INT/PMEB
30	RTC_INT_L		RTC_INT_L
31	LCD_RESET_L		LCD_RESET_L

32	GND		GND
33	I2C2_SCL_M0_CC_RTC		I2C2_SCL_M0_CC_RTC
34	MIPI_DPHY_CSI1_RX_D0P		MIPI_DPHY_CSI1_RX_D0P
35	I2C2_SDA_M0_CC_RTC		I2C2_SDA_M0_CC_RTC
36	MIPI_DPHY_CSI1_RX_D0N		MIPI_DPHY_CSI1_RX_D0N
37	USBCC_INT_L		USBCC_INT_L
38	MIPI_DPHY_CSI1_RX_D1P		MIPI_DPHY_CSI1_RX_D1P
39	LCD_PWREN_H		LCD_PWREN_H
40	MIPI_DPHY_CSI1_RX_D1N		MIPI_DPHY_CSI1_RX_D1N
41	HP_DET_L		HP_DET_L
42	MIPI_DPHY_CSI1_RX_D2P/MIPI_DPHY_CSI2_RX_D0P		MIPI_DPHY_CSI1_RX_D2P/MIPI_DPHY_CSI2_RX_D0P
43	I2C0_SCL_M1_TP		I2C0_SCL_M1_TP
44	MIPI_DPHY_CSI1_RX_D2N/MIPI_DPHY_CSI2_RX_D0N		MIPI_DPHY_CSI1_RX_D2N/MIPI_DPHY_CSI2_RX_D0N
45	I2C0_SDA_M1_TP		I2C0_SDA_M1_TP
46	MIPI_DPHY_CSI1_RX_D3P/MIPI_DPHY_CSI2_RX_D1P		MIPI_DPHY_CSI1_RX_D3P/MIPI_DPHY_CSI2_RX_D1P
47	TP_INT_L		TP_INT_L
48	MIPI_DPHY_CSI1_RX_D3N/MIPI_DPHY_CSI2_RX_D1N		MIPI_DPHY_CSI1_RX_D3N/MIPI_DPHY_CSI2_RX_D1N
49	TP_RST_L		TP_RST_L
50	MIPI_DPHY_CSI1_RX_CLKP		MIPI_DPHY_CSI1_RX_CLKP
51	PWM0_CH1_LOGIC_MEM		PWM0_CH1_LOGIC_MEM
52	MIPI_DPHY_CSI1_RX_CLKN		MIPI_DPHY_CSI1_RX_CLKN
53	LCD_BL_PWM1_CH1_M0		LCD_BL_PWM1_CH1_M0
54	MIPI_DPHY_CSI2_RX_CLKP		MIPI_DPHY_CSI2_RX_CLKP
55	SDMMC0_DET_L		SDMMC0_DET_L
56	MIPI_DPHY_CSI2_RX_CLKN		MIPI_DPHY_CSI2_RX_CLKN
57	GND		GND
58	GND		GND
59	MIPI_DPHY_CSI0_RX_D3P/NO_USE		MIPI_DPHY_CSI0_RX_D3P/NO_USE
60	HDMI_TX_D2P/EDP_TX_D2P		HDMI_TX_D2P/EDP_TX_D2P
61	MIPI_DPHY_CSI0_RX_D3N/MIPI_CPHY_CSI_RX_TRIO2_C		MIPI_DPHY_CSI0_RX_D3N/MIPI_CPHY_CSI_RX_TRIO2_C
62	HDMI_TX_D2N/EDP_TX_D2N		HDMI_TX_D2N/EDP_TX_D2N
63	MIPI_DPHY_CSI0_RX_D2P/MIPI_CPHY_CSI_RX_TRIO2_B		MIPI_DPHY_CSI0_RX_D2P/MIPI_CPHY_CSI_RX_TRIO2_B
64	HDMI_TX_D1P/EDP_TX_D1P		HDMI_TX_D1P/EDP_TX_D1P
65	MIPI_DPHY_CSI0_RX_D2N/MIPI_CPHY_CSI_RX_TRIO2_A		MIPI_DPHY_CSI0_RX_D2N/MIPI_CPHY_CSI_RX_TRIO2_A
66	HDMI_TX_D1N/EDP_TX_D1N		HDMI_TX_D1N/EDP_TX_D1N
67	MIPI_DPHY_CSI0_RX_CLKP/MIPI_CPHY_CSI_RX_TRIO1_C		MIPI_DPHY_CSI0_RX_CLKP/MIPI_CPHY_CSI_RX_TRIO1_C
68	HDMI_TX_D0P/EDP_TX_D0P		HDMI_TX_D0P/EDP_TX_D0P
69	MIPI_DPHY_CSI0_RX_CLKN/MIPI_CPHY_CSI_RX_TRIO1_B		MIPI_DPHY_CSI0_RX_CLKN/MIPI_CPHY_CSI_RX_TRIO1_B
70	HDMI_TX_D0N/EDP_TX_D0N		HDMI_TX_D0N/EDP_TX_D0N
71	MIPI_DPHY_CSI0_RX_D1P/MIPI_CPHY_CSI_RX_TRIO1_A		MIPI_DPHY_CSI0_RX_D1P/MIPI_CPHY_CSI_RX_TRIO1_A

72	HDMI_TX_D3P/EDP_TX_D3P		HDMI_TX_D3P/EDP_TX_D3P
73	MIPI_DPHY_CSI0_RX_D1N/MIPI_CPHY_CSI_RX_TRIO0_C		MIPI_DPHY_CSI0_RX_D1N/MIPI_CPHY_CSI_RX_TRIO0_C
74	HDMI_TX_D3N/EDP_TX_D3N		HDMI_TX_D3N/EDP_TX_D3N
75	MIPI_DPHY_CSI0_RX_D0P/MIPI_CPHY_CSI_RX_TRIO0_B		MIPI_DPHY_CSI0_RX_D0P/MIPI_CPHY_CSI_RX_TRIO0_B
76	HDMI_TX_SBDP/EDP_TX_AUXP		HDMI_TX_SBDP/EDP_TX_AUXP
77	MIPI_DPHY_CSI0_RX_D0N/MIPI_CPHY_CSI_RX_TRIO0_A		MIPI_DPHY_CSI0_RX_D0N/MIPI_CPHY_CSI_RX_TRIO0_A
78	HDMI_TX_SBDN/EDP_TX_AUXN		HDMI_TX_SBDN/EDP_TX_AUXN
79	GND		GND
80	GND		GND

4. 系统软件

类型	描述
系统	Android

5. 应用



Picture 5-1 应用

应用领域		
智能 NVR	云终端	车辆中心控制台
工业控制	边缘计算	人脸识别门禁

6. 联系我们

	公司	深圳市美通物联科技有限公司
	地址	广东省深圳市宝安区西乡街道名优采购中心 B 座 1 区 718 百斯通
	电话	0755-27216756
	邮箱	tomyao@bestom.net
	网站	www.bestom.net